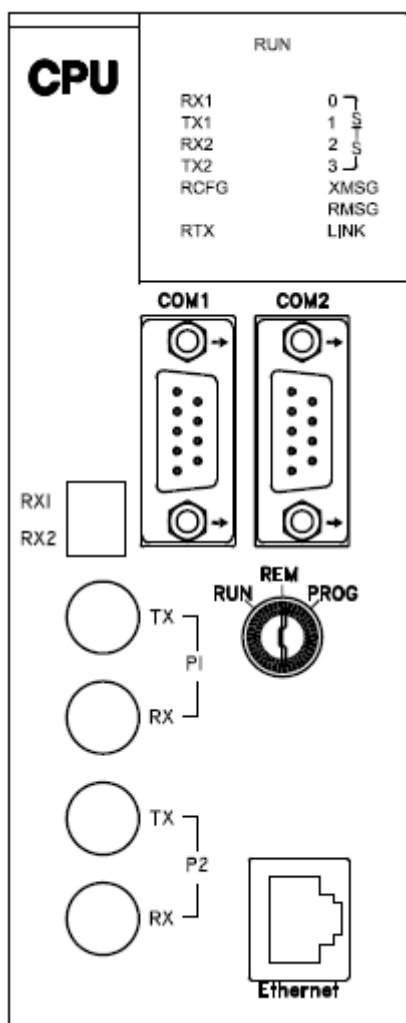


SPLC-4/RF CPU 模組



CPU 規格	
內核	即時操作系統, 梯形圖編譯器, 通訊驅動器和 Java 虛擬機
晶片儲存	512Mb
記憶體	256Mb
備份 RAM	128KW (256kb), 在斷電狀況下, 資料能保存二年
Web 伺服器	可選
編程語言	Ladder, C/C++, HTML and Java 語言
指令	支援算術運算、計時、計數、位元處理、資料搬移、資料格式轉換等。
定址方式	自動組態或人工定址
掃描速度	0.05 us/接點(0.05ms/K Bool)
內建通訊埠	RS-232C x 1, RS-232/422/485 x 1
內建乙太網口	RJ-45 接頭 10 Mbps
通訊協定	DF1, AB/TCP, Modbus, Modbus/TCP
處理器	32 位元微處理器 800 MHz
日曆	秒/分/時/天/星期/月/年
狀態燈	運行狀態、通訊狀態 (TXRX)、錯誤狀態指示燈, 共 16 個指示燈
耗電量	SPLC-2B/RF 1.05A
尺寸	141mm 高 x 110mm 深 x 55.5mm 寬
I/O 電源	支持雙 I/O 電源(可選)
I/O 匯流排	多模光纖 50/125um 或 62.5/125um 雙 ST 光纖接頭 距離 2 公里 光纖環網 I/O 匯流排

CPU 模組	開關量輸入點數	開關量輸出點數
SPLC-4/RF-LT	128	128
SPLC-4/RF-HK	512	512
SPLC-4/RF-1K	1024	1024
SPLC-4/RF-2K	2048*	2048*
SPLC-4/RF-8K	8192*	8192*

*類比量輸出入點數系統無限制，依硬體可插之數量決定